

明 細 書

レーザ加工方法、レーザ加工装置、及び加工生産物

技術分野

[0001] 本発明は、レーザ加工方法、レーザ加工装置、及び加工生産物に関する。

背景技術

[0002] レーザ加工によって加工対象物を切断する方法として下記非特許文献1に記載のものがある。この非特許文献1に記載のレーザ加工方法はシリコンウェハを切断するものであって、シリコンが透過する $1\mu\text{m}$ 近辺の波長を使用し、ウェハ内部で集光して改質層を連続的に形成し、それをきっかけとして切断する方法である。

非特許文献1: 荒井一尚、「半導体ウェハにおけるレーザダイシング加工」、砥粒加工学会誌、Vol. 47、No. 5、2003 MAY. 229-231

発明の開示

発明が解決しようとする課題

[0003] 上述のレーザ加工方法で加工したシリコンウェハを切断する場合にはウェハを曲げる方向に力を加えて内部亀裂を進展させる必要がある。従って、シリコンウェハの裏面に貼り付けたテープをシリコンウェハに並行に引き離して切断する方法(エキスパンド法)を採用すると歩留まりが悪くなる。

[0004] そこで本発明では、加工対象物を容易に切断できるレーザ加工方法及びレーザ加工装置、並びに容易に切断された加工生産物を提供することを課題とする。

課題を解決するための手段

[0005] 本発明のレーザ加工方法は、加工対象物の内部に集光点を合わせてレーザ光を照射し、加工対象物の切断予定ラインに沿って加工対象物の内部に多光子吸収による被処理部を形成すると共に、加工対象物の内部であって被処理部に対応する所定の位置に微小空洞を形成する工程を備える。

[0006] 本発明のレーザ加工方法によれば、被処理部に対応させて微小空洞を形成するので、一对の被処理部と微小空洞とを加工対象物内部に形成できる。

[0007] また本発明のレーザ加工方法では、切断予定ラインを設定する工程を備えることも

好ましい。切断予定ラインを設定する工程を備えるので、その設定した切断予定ラインに沿って被処理部と微小空洞とを形成できる。

- [0008] 本発明のレーザ加工方法は、加工対象物の切断予定ラインを設定する工程と、加工対象物の内部に集光点を合わせてレーザ光を照射し、切断予定ラインに沿って加工対象物の内部に多光子吸収による被処理部を形成すると共に、加工対象物の内部であって被処理部に対応する所定の位置に微小空洞を形成する工程と、を備える。
- [0009] 本発明のレーザ加工方法によれば、被処理部に対応させて微小空洞を形成するので、一対の被処理部と微小空洞とを加工対象物内部に形成できる。
- [0010] また本発明のレーザ加工方法では、加工対象物は半導体基板であって、被処理部は熔融処理領域であることも好ましい。半導体基板にレーザ光を照射するので、熔融処理領域と微小空洞とを形成できる。
- [0011] また本発明のレーザ加工方法では、加工対象物は半導体基板であって、レーザ光はパルスレーザ光であり、そのパルス幅は500nsec以下であることも好ましい。パルス幅が500nsec以下のパルスレーザ光を半導体基板に照射するので、よりの確に微小空洞を形成できる。
- [0012] また本発明のレーザ加工方法では、加工対象物は半導体基板であって、レーザ光はパルスレーザ光であり、そのパルスピッチは1.00ー7.00 μm であることも好ましい。パルスピッチが1.00ー7.00 μm のパルスレーザ光を半導体基板に照射するので、よりの確に微小空洞を形成できる。
- [0013] また本発明のレーザ加工方法では、微小空洞は切断予定ラインに沿って複数形成され、それぞれの微小空洞は相互に離隔していることも好ましい。微小空洞が相互に離隔して形成されるので、より効率的に微小空洞を形成できる。
- [0014] また本発明のレーザ加工方法では、微小空洞は切断予定ラインに沿って複数形成され、それぞれの微小空洞は相互に離隔していることも好ましい。微小空洞が相互に離隔して形成されるので、より効率的に微小空洞を形成できる。
- [0015] また本発明のレーザ加工方法では、加工対象物の主面には機能素子が形成されており、微小空洞は主面と被処理部との間に形成されることも好ましい。機能素子が

形成された主面側に微小空洞が形成されるので、機能素子側の切断精度を向上させることができる。

- [0016] また本発明のレーザ加工方法では、微小空洞は被処理部を挟んで、レーザ光の入射側とは反対側に形成されることも好ましい。
- [0017] また本発明のレーザ加工方法では、微小空洞を形成した加工対象物を切断する工程を備えることも好ましい。
- [0018] 本発明のレーザ加工方法は、半導体基板の切断予定ラインを設定する工程と、半導体基板の内部に集光点を合わせてレーザ光を照射し、切断予定ラインに沿って半導体基板の内部に熔融処理領域を形成すると共に、半導体基板の内部であって熔融処理領域に対応する所定の位置に微小空洞を形成する工程と、を備える。
- [0019] 本発明のレーザ加工方法によれば、熔融処理領域に対応させて微小空洞を形成するので、一対の熔融処理領域と微小空洞とを加工対象物内部に形成できる。
- [0020] 本発明のレーザ加工方法は、半導体基板の切断予定ラインを設定する工程と、半導体基板の内部に集光点を合わせてパルスレーザ光を照射し、切断予定ラインに沿って半導体基板の内部に熔融処理領域を形成すると共に、半導体基板の内部であって熔融処理領域に対応する所定の位置に微小空洞を形成する工程と、を備え、パルスレーザ光のパルス幅は500nsec以下である。
- [0021] 本発明のレーザ加工方法によれば、パルス幅が500nsec以下のパルスレーザ光を半導体基板に照射するので、よりの確に微小空洞を形成できる。
- [0022] 本発明のレーザ加工方法は、半導体基板の切断予定ラインを設定する工程と、半導体基板の内部に集光点を合わせてパルスレーザ光を照射し、切断予定ラインに沿って半導体基板の内部に熔融処理領域を形成すると共に、半導体基板の内部であって熔融処理領域に対応する所定の位置に微小空洞を形成する工程と、を備え、パルスレーザ光のパルスピッチは1.00〜7.00 μm である。
- [0023] 本発明のレーザ加工方法によれば、パルスピッチが1.00〜7.00 μm のパルスレーザ光を半導体基板に照射するので、よりの確に微小空洞を形成できる。
- [0024] また本発明のレーザ加工方法では、微小空洞は切断予定ラインに沿って複数形成され、それぞれの微小空洞は相互に離隔していることも好ましい。微小空洞が相互に

離隔して形成されるので、より効率的に微小空洞を形成できる。

- [0025] また本発明のレーザ加工方法では、半導体基板の主面には機能素子が形成されており、微小空洞は主面と溶融処理領域との間に形成されることも好ましい。機能素子が形成された主面側に微小空洞が形成されるので、機能素子側の切断精度を向上させることができる。
- [0026] また本発明のレーザ加工方法では、微小空洞は溶融処理領域を挟んで、レーザ光の入射側とは反対側に形成されることも好ましい。
- [0027] また本発明のレーザ加工方法では、微小空洞を形成した半導体基板を切断する工程を備えることも好ましい。
- [0028] 本発明のレーザ加工装置は、レーザ光源と、加工対象物を戴置する戴置台と、レーザ光源と戴置台との相対的な位置関係を制御する制御手段と、を備え、制御手段は、加工対象物の内部に集光点が合うようにレーザ光源と戴置台との間隔を制御すると共に、レーザ光源からレーザ光が出射されると、レーザ光源及び戴置台を加工対象物の切断予定ラインに沿って相対的に移動させて、切断予定ラインに沿って加工対象物の内部に多光子吸収による被処理部を形成すると共に、加工対象物の内部であって被処理部に対応する所定の位置に微小空洞を形成する。
- [0029] 本発明のレーザ加工装置によれば、被処理部に対応させて微小空洞を形成するので、一对の被処理部と微小空洞とを加工対象物内部に形成できる。
- [0030] 本発明のレーザ加工装置は、レーザ光源と、半導体基板を戴置する戴置台と、レーザ光源と戴置台との相対的な位置関係を制御する制御手段と、を備え、制御手段は、半導体基板の内部に集光点が合うようにレーザ光源と戴置台との間隔を制御すると共に、レーザ光源からレーザ光が出射されると、レーザ光源及び戴置台を半導体基板の切断予定ラインに沿って相対的に移動させて、切断予定ラインに沿って半導体基板の内部に溶融処理領域を形成すると共に、半導体基板の内部であって溶融処理領域に対応する所定の位置に微小空洞を形成する。
- [0031] 本発明のレーザ加工装置によれば、溶融処理領域に対応させて微小空洞を形成するので、一对の溶融処理領域と微小空洞とを加工対象物内部に形成できる。
- [0032] 本発明のレーザ加工装置は、レーザ光源と、半導体基板を戴置する戴置台と、レ

ーザ光源と戴置台との相対的な位置関係を制御する制御手段と、を備え、制御手段は、半導体基板の内部に集光点が合うようにレーザ光源と戴置台との間隔を制御すると共に、レーザ光源からパルスレーザ光が出射されると、レーザ光源及び戴置台を半導体基板の切断予定ラインに沿って相対的に移動させて、切断予定ラインに沿って半導体基板の内部に熔融処理領域を形成すると共に、半導体基板の内部であって熔融処理領域に対応する所定の位置に微小空洞を形成する際に、パルスレーザのパルス幅が500nsec以下である。

[0033] 本発明のレーザ加工装置によれば、パルス幅が500nsec以下のパルスレーザ光を半導体基板に照射するので、よりの確に微小空洞を形成できる。

[0034] 本発明のレーザ加工装置は、レーザ光源と、半導体基板を戴置する戴置台と、レーザ光源と戴置台との相対的な位置関係を制御する制御手段と、を備え、制御手段は、半導体基板の内部に集光点が合うようにレーザ光源と戴置台との間隔を制御すると共に、レーザ光源からパルスレーザ光が出射されると、レーザ光源及び戴置台を半導体基板の切断予定ラインに沿って相対的に移動させて、切断予定ラインに沿って半導体基板の内部に熔融処理領域を形成すると共に、半導体基板の内部であって熔融処理領域に対応する所定の位置に微小空洞を形成する際に、パルスレーザのパルスピッチが1.00〜7.00 μm である。

[0035] 本発明のレーザ加工装置によれば、パルスピッチが1.00〜7.00 μm のパルスレーザ光を半導体基板に照射するので、よりの確に微小空洞を形成できる。

[0036] また本発明のレーザ加工装置では、微小空洞を切断予定ラインに沿って複数形成し、それぞれの微小空洞が相互に離隔するように形成することも好ましい。微小空洞が相互に離隔して形成されるので、より効率的に微小空洞を形成できる。

[0037] 本発明の加工生産物は、加工対象物をレーザ加工によって切断して生産される加工生産物であって、切断によって形成された主面に沿った部分に多光子吸収によって改質されている被処理部と、切断によって形成された主面であって被処理部に対応する所定の位置に開口部を有する微小空洞と、が形成されている。

[0038] 本発明の加工生産物は、加工対象物に被処理部と微小空洞とを対応させて形成して加工処理物とし、その加工処理物を被処理部及び微小空洞が形成されている部

分で切断して生産される。

- [0039] また本発明の加工生産物では、加工対象物が半導体基板であって、被処理部は溶融処理領域であることも好ましい。加工対象物としての半導体基板にレーザ光を照射するので、溶融処理領域と微小空洞とを形成できる。
- [0040] また本発明の加工生産物では、微小空洞は切断予定ラインに沿って複数形成され、それぞれの微小空洞は相互に離隔していることも好ましい。微小空洞が相互に離隔して形成されるので、より効率的に微小空洞を形成できる。
- [0041] また本発明の加工生産物では、微小空洞相互の間隔が $1.00\sim 7.00\mu\text{m}$ となるように形成されていることも好ましい。微小空洞の間隔が $1.00\sim 7.00\mu\text{m}$ なので、よりの確に微小空洞を形成できる。
- [0042] また本発明の加工生産物では、被処理部は切断予定ラインに沿った第1のゾーンに形成され、複数の微小空洞は第1のゾーンと所定の間隔を空けた第2のゾーンに形成されていることも好ましい。被処理部及び微小空洞がそれぞれのゾーンごとに形成されているので、一群のものとして形成できる。
- [0043] 本発明のレーザ加工方法は、加工対象物の内部に集光点を合わせてレーザ光を照射し、被処理部が加工対象物の切断予定ラインに沿った加工対象物の内部に形成されている被処理領域と、微小空洞が切断予定ラインに沿った加工対象物の内部に形成されている微小空洞領域と、を少なくとも切断予定ラインの一部に対応する位置に形成する工程を備える。
- [0044] 本発明のレーザ加工方法によれば、被処理領域と微小空洞領域とを少なくとも切断予定ラインの一部に対応する位置に形成するので、加工対象物を切断することが容易になる。
- [0045] また本発明のレーザ加工方法では、加工対象物は半導体基板であって、被処理部は溶融処理領域であることも好ましい。
- [0046] 本発明の加工生産物は、加工対象物をレーザ加工によって切断して生産される加工生産物であって、切断によって形成された主面には被処理部が形成された被処理領域と、切断によって形成された主面に開口部を有する微小空洞が形成された微小空洞領域と、が形成されている。

[0047] また本発明の加工生産物では、加工対象物は半導体基板であって、被処理部は溶融処理領域であることも好ましい。

発明の効果

[0048] 本発明のレーザ加工方法で加工対象物に被処理部と微小空洞とを形成すると、加工対象物を切断することが容易になる。

図面の簡単な説明

[0049] [図1]本実施形態のレーザ加工方法によってレーザ加工を行う加工対象物の平面図である。

[図2]図1に示す加工対象物のII-II断面図である。

[図3]本実施形態のレーザ加工方法によってレーザ加工を行った加工対象物の平面図である。

[図4]図3に示す加工対象物のIV-IV断面図である。

[図5]図3に示す加工対象物のV-V断面図である。

[図6]本実施形態のレーザ加工方法によって切断された加工対象物の平面図である。

[図7]本実施形態のレーザ加工方法に使用できるレーザ加工装置の概略構成図である。

[図8]本実施形態のレーザ加工方法を説明するためのフローチャートである。

[図9]本実施形態のレーザ加工方法によって切断されたシリコンウェハの断面の写真を表した図である。

[図10]本実施形態のレーザ加工方法によって切断されたシリコンウェハの断面の写真を表した図である。

[図11]図9及び図10に示す断面の全体を示す写真である。

[図12]本実施形態のレーザ加工方法の条件を検討した図である。

[図13]本実施形態のレーザ加工方法によって切断されたシリコンウェハの断面の写真を表した図である。

[図14]本実施形態のレーザ加工方法によって切断されたシリコンウェハの断面の写真を表した図である。

[図15]図14の模式図である。

[図16]本実施形態のレーザ加工方法の原理を検討した図である。

[図17]本実施形態のレーザ加工方法の原理を検討した図である。

[図18]本実施形態のレーザ加工方法によってレーザ加工を行った加工対象物の断面図である。

[図19]本実施形態のレーザ加工方法によってレーザ加工を行った加工対象物の断面図である。

[図20]本実施形態のレーザ加工方法によってレーザ加工を行った加工対象物の断面図である。

符号の説明

[0050] 1…加工対象物、3…表面、5…切断予定ライン、7…被処理部、8…微小空洞。

発明を実施するための最良の形態

[0051] 本発明の知見は、例示のみのために示された添付図面を参照して以下の詳細な記述を考慮することによって容易に理解することができる。引き続いて、添付図面を参照しながら本発明を実施するための形態を説明する。可能な場合には、同一の部分には同一の符号を付して、重複する説明を省略する。

[0052] 本実施形態のレーザ加工方法について説明する。本実施形態のレーザ加工方法は、多光子吸収により被処理部(熔融処理領域)を形成すると共に、その被処理部に対応する所定の位置にその周囲が実質的に結晶構造が変化していない微小空洞を形成している。多光子吸収はレーザ光の強度を非常に大きくした場合に発生する現象である。まず、多光子吸収について簡単に説明する。

[0053] 材料の吸収のバンドギャップ E_g よりも光子のエネルギー $h\nu$ が小さいと光学的に透明となる。よって、材料に吸収が生じる条件は $h\nu > E_g$ である。しかし、光学的に透明でも、レーザ光の強度を非常に大きくすると $nh\nu > E_g$ の条件($n=2, 3, 4, \dots$ である)で材料に吸収が生じる。この現象を多光子吸収という。パルス波の場合、レーザ光の強度はレーザ光の集光点のピークパワー密度(W/cm^2)で決まり、例えばピークパワー密度が $1 \times 10^8 (W/cm^2)$ 以上の条件で多光子吸収が生じる。ピークパワー密度は、(集光点におけるレーザ光の1パルス当たりのエネルギー)÷(レーザ光のビ

ームスポット断面積×パルス幅)により求められる。また、連続波の場合、レーザ光の強度はレーザ光の集光点の電界強度(W/cm^2)で決まる。

[0054] このような多光子吸収を利用する本実施形態のレーザ加工方法について図1〜図6を用いて説明する。図1はレーザ加工中の加工対象物1(半導体基板)の平面図であり、図2は図1に示す加工対象物1のII-II線に沿った断面図であり、図3はレーザ加工後の加工対象物1の平面図であり、図4は図3に示す加工対象物1のIV-IV線に沿った断面図であり、図5は図3に示す加工対象物1のV-V線に沿った断面図であり、図6は切断された加工対象物1の平面図である。

[0055] 図1及び図2に示すように、加工対象物1の表面3には切断予定ライン5がある。切断予定ライン5は直線状に延びた仮想線である。本実施形態に係るレーザ加工方法は、多光子吸収が生じる条件で加工対象物1の内部に集光点Fを合わせてレーザ光Lを加工対象物1に照射して被処理部7を形成する。なお、集光点とはレーザ光Lが集光した箇所のことである。

[0056] レーザ光Lを切断予定ライン5に沿って(すなわち矢印A方向に沿って)相対的に所定のピッチPで移動させることにより、集光点Fを切断予定ライン5に沿って移動させる。これにより、図3〜図5に示すように被処理部7及び微小空洞8からなる改質領域が切断予定ライン5に沿って加工対象物1の内部にのみ形成される。また、被処理部7及び微小空洞8は、図5に示すようにレーザ光Lを移動させた所定のピッチPで形成される。このピッチPはレーザ光Lのパルスピッチに相当する。加工対象物1の厚みBに対して、微小空洞8は加工深さCの位置に形成される。図5に示すように、微小空洞8はレーザ光Lの照射方向からみて被処理部7とは反対側に形成される。図5においては、被処理部7と微小空洞8とは所定の間隔が空いているけれども、被処理部7と微小空洞8とが連続して形成される場合もある。本実施形態に係るレーザ加工方法は、加工対象物1がレーザ光Lを吸収することにより加工対象物1を発熱させて被処理部7を形成するのではない。加工対象物1にレーザ光Lを透過させ加工対象物1の内部に多光子吸収を発生させて被処理部7を形成している。よって、加工対象物1の表面3ではレーザ光Lがほとんど吸収されないので、加工対象物1の表面3が熔融することはない。

- [0057] 加工対象物1の切断においては上述のように加工対象物1に被処理部7及び微小空洞8を形成して加工処理物とし、例えば加工対象物1の裏面にテープを貼り付けて、そのテープを加工対象物1の切断予定ライン5に垂直な方向に引き離して切断することができる(図6参照)。また、切断する箇所に起点があると加工対象物1はその起点から割れるので、図6に示すように比較的小さな力で加工対象物1を切断することができる。よって、加工対象物1の表面3に不必要な割れ、すなわち切断予定ラインを大きく外れる割れ、を発生させることなく加工対象物1の切断が可能となる。
- [0058] 本実施形態において多光子吸収により形成される被処理部の一つの例として、熔融処理領域がある。この場合には、レーザ光を加工対象物(例えばシリコンウェハのような半導体材料)の内部に集光点を合わせて、集光点における電界強度が 1×10^8 (W/cm^2)以上でかつパルス幅が $1 \mu\text{s}$ 以下の条件で照射する。これにより加工対象物の内部は多光子吸収によって局所的に加熱される。この加熱により加工対象物の内部に熔融処理領域が形成される。
- [0059] 熔融処理領域とは一旦熔融後再固化した領域、熔融状態中の領域及び熔融から再固化する状態中の領域のうち少なくともいずれか一つを意味する。また、熔融処理領域は相変化した領域や結晶構造が変化した領域ということもできる。また、熔融処理領域とは単結晶構造、非晶質構造、多結晶構造において、ある構造が別の構造に変化した領域ということもできる。
- [0060] つまり、例えば、単結晶構造から非晶質構造に変化した領域、単結晶構造から多結晶構造に変化した領域、単結晶構造から非晶質構造及び多結晶構造を含む構造に変化した領域を意味する。加工対象物がシリコン単結晶構造の場合、熔融処理領域は例えば非晶質シリコン構造である。なお、電界強度の上限値としては、例えば 1×10^{12} (W/cm^2)である。パルス幅は例えば 1ns 〜 200ns が好ましい。
- [0061] 一方、本実施形態において形成される微小空洞は、その周囲が実質的に結晶構造が変化していないものである。加工対象物がシリコン単結晶構造の場合には、微小空洞の周囲はシリコン単結晶構造のままの部分が多い。
- [0062] 引き続いて、本実施形態のレーザ加工方法の具体例について説明する。図7に本発明の実施形態であるレーザ加工方法に用いるレーザ加工装置100を示す。図7に

示すレーザ加工装置100は、レーザ光Lを発生するレーザ光源101と、レーザ光Lの出力やパルス幅等を調節するためにレーザ光源101を制御するレーザ光源制御部102と、レーザ光Lの反射機能を有しかつレーザ光Lの光軸の向きを90度変えるように配置されたダイクロイックミラー103と、ダイクロイックミラー103で反射されたレーザ光Lを集光する集光用レンズ105と、集光用レンズ105で集光されたレーザ光Lが照射される加工対象物1が載置される載置台107と、載置台107をX軸方向に移動させるためのX軸ステージ109(制御手段)と、載置台107をX軸方向に直交するY軸方向に移動させるためのY軸ステージ111(制御手段)と、載置台107をX軸及びY軸方向に直交するZ軸方向に移動させるためのZ軸ステージ113(制御手段)と、これら三つのステージ109, 111, 113の移動を制御するステージ制御部115(制御手段)と、を備える。また、図示はしていないが、レーザ光源101と集光用レンズ105との間には、レーザ光のガウシアン分布を広げるための光学系が配置されている。本実施形態の場合は加工対象物1はシリコンウェハであるから、加工対象物1の裏面にはエキスパンドテープ106が貼り付けられている。

[0063] Z軸方向は加工対象物1の表面3と直交する方向なので、加工対象物1に入射するレーザ光Lの焦点深度の方向となる。よって、Z軸ステージ113をZ軸方向に移動させることにより、加工対象物1の内部にレーザ光Lの集光点Fを合わせることができる。また、この集光点FのX(Y)軸方向の移動は、加工対象物1をX(Y)軸ステージ109(111)によりX(Y)軸方向に移動させることにより行う。X(Y)軸ステージ109(111)が移動手段の一例となる。

[0064] レーザ光源101はパルスレーザ光を発生するNd:YAGレーザである。レーザ光源101に用いることができるレーザとして、この他、Nd:YVO₄レーザ、Nd:YLFレーザやチタンサファイアレーザがある。被処理部が熔融処理領域であるものを形成する場合、Nd:YAGレーザ、Nd:YVO₄レーザ、Nd:YLFレーザを用いるのが好適である。改質領域が屈折率変化領域であるものを形成する場合、チタンサファイアレーザを用いるのが好適である。

[0065] 加工対象物1の加工にパルスレーザ光を用いているが、多光子吸収を起こさせることができるなら連続波レーザ光でもよい。なお、本発明においてレーザ光はレーザビ

ームを含む意味である。集光用レンズ105は集光手段の一例である。Z軸ステージ113はレーザ光の集光点を加工対象物の内部に合わせる手段の一例である。集光用レンズ105をZ軸方向に移動させることによっても、レーザ光の集光点を加工対象物の内部に合わせることができる。

[0066] レーザ加工装置100はさらに、載置台107に載置された加工対象物1を可視光線により照明するために可視光線を発生する観察用光源117と、ダイクロイックミラー103及び集光用レンズ105と同じ光軸上に配置された可視光用のビームスプリッタ119と、を備える。ビームスプリッタ119と集光用レンズ105との間にダイクロイックミラー103が配置されている。ビームスプリッタ119は、可視光線の約半分を反射し残りの半分以上を透過する機能を有しかつ可視光線の光軸の向きを90度変えるように配置されている。観察用光源117から発生した可視光線はビームスプリッタ119で約半分が反射され、この反射された可視光線がダイクロイックミラー103及び集光用レンズ105を透過し、加工対象物1の切断予定ライン5等を含む表面3を照明する。

[0067] レーザ加工装置100はさらに、ビームスプリッタ119、ダイクロイックミラー103及び集光用レンズ105と同じ光軸上に配置された撮像素子121及び結像レンズ123を備える。撮像素子121としては例えばCCD(charge-coupled device)カメラがある。切断予定ライン5等を含む表面3を照明した可視光線の反射光は、集光用レンズ105、ダイクロイックミラー103、ビームスプリッタ119を透過し、結像レンズ123で結像されて撮像素子121で撮像され、撮像データとなる。

[0068] レーザ加工装置100はさらに、撮像素子121から出力された撮像データが入力される撮像データ処理部125と、レーザ加工装置100全体を制御する全体制御部127と、モニタ129と、を備える。撮像データ処理部125は、撮像データを基にして観察用光源117で発生した可視光の焦点が表面3上に合わせるための焦点データを演算する。この焦点データを基にしてステージ制御部115がZ軸ステージ113を移動制御することにより、可視光の焦点が表面3に合うようにする。よって、撮像データ処理部125はオートフォーカスユニットとして機能する。また、撮像データ処理部125は、撮像データを基にして表面3の拡大画像等の画像データを演算する。この画像データは全体制御部127に送られ、全体制御部で各種処理がなされ、モニタ129に送ら

れる。これにより、モニタ129に拡大画像等が表示される。

[0069] 全体制御部127には、ステージ制御部115からのデータ、撮像データ処理部125からの画像データ等が入力し、これらのデータも基にしてレーザ光源制御部102、観察用光源117及びステージ制御部115を制御することにより、レーザ加工装置100全体を制御する。よって、全体制御部127はコンピュータユニットとして機能する。

[0070] 引き続いて、図7及び図8を用いて、本実施形態に係るレーザ加工方法を具体的に説明する。図8は、このレーザ加工方法を説明するためのフローチャートである。加工対象物1はシリコンウェハである。

[0071] まず、加工対象物1の光吸収特性を図示しない分光光度計等により測定する。この測定結果に基づいて、加工対象物1に対して透明な波長又は吸収の少ない波長のレーザ光Lを発生するレーザ光源101を選定する(S101)。次に、加工対象物1の厚さを測定する。厚さの測定結果及び加工対象物1の屈折率を基にして、加工対象物1のZ軸方向の移動量を決定する(S103)。これは、レーザ光Lの集光点Fが加工対象物1の内部に位置させるために、加工対象物1の表面3に位置するレーザ光Lの集光点を基準とした加工対象物1のZ軸方向の移動量である。この移動量が全体制御部127に入力される。

[0072] 加工対象物1をレーザ加工装置100の載置台107に載置する。そして、観察用光源117から可視光を発生させて加工対象物1を照明する(S105)。照明された切断予定ライン5を含む加工対象物1の表面3を撮像素子121により撮像する。この撮像データは撮像データ処理部125に送られる。この撮像データに基づいて撮像データ処理部125は観察用光源117の可視光の焦点が表面3に位置するような焦点データを演算する(S107)。

[0073] この焦点データはステージ制御部115に送られる。ステージ制御部115は、この焦点データを基にしてZ軸ステージ113をZ軸方向の移動させる(S109)。これにより、観察用光源117の可視光の焦点が表面3に位置する。なお、撮像データ処理部125は撮像データに基づいて、切断予定ライン5を含む加工対象物1の表面3の拡大画像データを演算する。この拡大画像データは全体制御部127を介してモニタ129に送られ、これによりモニタ129に切断予定ライン5付近の拡大画像が表示される。

- [0074] 全体制御部127には予めステップS103で決定された移動量データが入力されており、この移動量データがステージ制御部115に送られる。ステージ制御部115はこの移動量データに基づいて、レーザ光Lの集光点Fが加工対象物1の内部となる位置に、Z軸ステージ113により加工対象物1をZ軸方向に移動させる(S111)。
- [0075] 続いて、加工対象物1の表面3に切断予定ライン5を設定する。切断予定ライン5の設定は、加工対象物1を所望の位置で切断するためのレーザスキャン位置を設定するものである。切断予定ライン5の設定は、設計データ等で予め判っているダイシングストリート(切断予定ライン)の位置情報を利用しても良いし、表面を観察したり表面情報を計測したり等して設定しても良い。つまり、切断予定ラインの設定とは、加工対象物の所望の位置にレーザ光を照射するようにレーザ加工装置が制御されるようにすることである。次に、レーザ光源101からレーザ光Lを発生させて、レーザ光Lを加工対象物1の表面3の切断予定ライン5に照射する。レーザ光Lの集光点Fは加工対象物1の内部に位置しているので、改質領域としての溶融処理領域は加工対象物1の内部にのみ形成される。そして、切断予定ライン5に沿うようにX軸ステージ109やY軸ステージ111を所定のピッチPで移動させて、溶融処理領域を所定のピッチPで切断予定ライン5に沿うように加工対象物1の内部に形成する。このように溶融処理領域を形成すると、それぞれに対応するように微小空洞が形成される(S113)。そして、加工対象物1の裏面に貼られているエキスパンドテープ106をウェハの周縁方向に拡張して、加工対象物1を切断予定ライン5に沿って分離して切断する(S115)。これにより、加工対象物1をシリコンチップ(加工生産物)に分割する。
- [0076] なお、半導体基板であるシリコンウェハは、切断予定ラインに沿って形成される溶融処理領域と微小空洞からなる改質領域でもって形成される切断予定部を起点として断面方向に向かって割れを発生させ、その割れがシリコンウェハの表面と裏面とに到達することにより、結果的に切断される。シリコンウェハの表面と裏面に到達するこの割れは自然に成長する場合もあるし、シリコンウェハに力が印加されることにより成長する場合もある。なお、切断予定部からシリコンウェハの表面と裏面とに割れが自然に成長する場合には、切断予定部を形成する改質領域の溶融処理領域が溶融している状態から割れが成長する場合や、切断予定部を形成する溶融処理領域が溶融

している状態から再固化する際に割れが成長する場合や、溶融処理領域と微小空洞により切断面に生じる応力分布による歪により割れが成長する場合のいずれもある。ただし、どの場合も溶融処理領域や微小空洞はシリコンウェハの内部のみに形成され、切断後の切断面には、内部にのみ溶融処理領域が形成されている。半導体基板の内部に溶融処理領域と微小空洞でもって切断予定部を形成すると、割断時、切断予定部ラインから外れた不必要な割れが生じにくいので、割断制御が容易となる。また、微小空洞を形成することにより、溶融処理領域や溶融処理領域と微小空洞との間に応力分布を生じることにより、より容易に割断することができる。

[0077] このレーザ加工方法によって切断したシリコンウェハの切断面写真を図9及び図10に示す。図9及び図10に示す切断面写真は同一の切断面の写真を異なる縮尺で示したものである。図9及び図10に示す切断面を形成した際の詳細条件は以下の通りである。

[0078] (A)加工対象物:シリコンウェハ(厚さ $100\mu\text{m}$)

(B)レーザ

光源:半導体レーザ励起Nd:YAGレーザ

波長: 1064nm

ビーム径: 3.99mm

広がり角 2.34mrad

繰り返し周波数: 40kHz

パルス幅: 200nsec

パルスピッチ: $7\mu\text{m}$

加工深さ: $13\mu\text{m}$

パルスエネルギー: $20\mu\text{J}$ /パルス

(C)集光用レンズ

NA: 0.8

(D)加工対象物が載置される載置台の移動速度: 280mm/sec

[0079] 図9及び図10に示す切断面の溶融処理領域(被処理部)13は、シリコンウェハの厚み方向(図中の上下方向)の幅が $13\mu\text{m}$ 程度で、レーザを移動する方向(図中の

左右方向)の幅が $3\mu\text{m}$ 程度である。また、微小空洞8は、シリコンウェハの厚み方向(図中の上下方向)の幅が $7\mu\text{m}$ 程度で、レーザを移動する方向(図中の左右方向)の幅が $1.3\mu\text{m}$ 程度である。溶融処理領域13と微小空洞8との間は $1.2\mu\text{m}$ 程度である。図9及び図10に示す切断面の全体を現す写真を図11に示す。

[0080] 引き続いて、図9及び図10に示す切断面をラマン分析した結果を説明する。測定装置と測定方法は以下の通りである。

[0081] (1)装置:Ramanor U-1000(Jobin Yvon)(II)

(2)測定モード:マイクロプローブ 顕微鏡(Olympus BH-2型)

Beam Splitter:照射系、 $R=25\%$

集光系、 $R=100\%$

対物レンズ : $\times 90$ (長焦点)

(3)光源: Ar^+ レーザ 457.9nm

(4)偏光:入射光 P、散乱光 S+P

(5)分光器:U-1000(回折格子 Plane Holographic 1800gr/mm)

(6)検出器:CCD Jobin Yvon

[0082] このラマン分析を、溶融処理領域13の近傍の測定位置1、微小空洞8の近傍の測定位置2、溶融処理領域13及び微小空洞8の間の測定位置3、溶融処理領域13の上方の測定位置4について行った。

[0083] (アモルファスSiの評価)

いずれの位置からもアモルファスSi由来のラマン線は明確に観測されなかった。アモルファスSiが存在しないか、または存在量が検出限界以下である可能性が考えられる。

[0084] (結晶性の評価)

測定位置2、3、4のスペクトルの半値幅は、同程度である。また、リファレンスSi(110)と比較しても同程度であることから、測定位置2、3、4は、いずれも結晶性の高い単結晶Siであると考えられる。一方、測定位置1では、ブロードなラマン線が観測された。測定位置1に関しては、多結晶Siである可能性が考えられる。

[0085] (応力の評価)

測定位置1は、かなり大きな圧縮応力が生じている可能性が考えられる。また、測定位置3では、圧縮応力が生じている可能性が考えられる。測定位置2及び4では、検出限界程度のわずかな応力が生じているものと考えられる。

- [0086] ここで、6インチの大きさと厚みが100 μ mのシリコンウェハを用いて、オリエンテーションフラットに対して並行及び垂直方向に5mmピッチで改質領域を形成し、複数の5mm×5mmのチップに分割されるようにパルスピッチと加工深さを変化させて、エキスパンダ分離した場合の切断性について評価した結果を図12を用いて説明する。
- [0087] この評価は、パルスピッチを固定して加工深さ(微小空洞のできる位置の深さ)を、厚さ100 μ mウェハにおいて、45 μ mー90 μ mまで変化させたときの表面状態と切断性とを評価したものである。図12中で、「HC、山」とあるのは「ハーフカット、山うつすら」という意味であり、シリコンウェハのレーザ入射側の表面に亀裂等が見えるものを示している。「ST、谷」とあるのは「ステルス、谷うつすら」という意味であり、レーザ入射側とは反対側の表面に亀裂等が見えるものを示している。「ST」とあるのは、「ステルス」の意味であり、いずれの表面にも亀裂等が確認できないものを示す。また、丸印はシリコンウェハの裏面に張ってあるテープを引っ張ってエキスパンダ分離した場合に全数切断できたものを示し、三角印は全数切断できなかったものを示す。
- [0088] 図12によれば、パルスピッチは4.00 μ m近傍が好適であることがわかる。また、加工深さ(微小空洞のできる位置の深さ)は深い方が好ましい。パルスピッチはあまり広げない方が好ましい。これらを総合的に評価すると、パルスピッチは1.00 μ mー7.00 μ mであることが好ましく、3.00 μ mー5.00 μ mであることが好ましい。また、加工深さ(微小空洞のできる位置の深さ)は、厚さ100 μ mウェハにおいて、45 μ mー90 μ mであることが好ましく、65 μ mー85 μ mであることが好ましい。
- [0089] 例えば、シリコンウェハが300 μ mといった厚いものである場合には、上述のレーザ加工工程を、加工深さを変えて数回繰り返して行うことが好ましく、少なくとも一段が熔融処理領域と微小空洞との組合せとなることが好ましい。
- [0090] 厚いシリコンウェハに対してレーザ加工を複数回行ったものの断面写真の例を、図13及び図14に示す。図13に示す断面写真の場合は、シリコンウェハ2の裏面21か

ら表面20に向かって複数回のレーザ加工を行っている。その結果、改質領域201〜206が形成されている。改質領域203に対応する部分は、近接した部分で複数回のレーザ加工が行われているために微小空洞が視認できない状態となっている。その他の改質領域201、202、204、205、206においては微小空洞が形成されている。微小空洞を形成することにより、熔融処理領域や熔融処理領域と微小空洞との間に応力分布が生じ、より容易に切断することができる。また、外部から力を印加した場合に微小空洞も切断の起点となり易い。そして、内部に改質領域を形成した半導体基板を固定したテープを拡張することで半導体基板の切断・分離を行うには、容易に切断できる条件が必要であり、微小空洞の形成によりその条件が実現できる。以上のように熔融処理領域と共に微小空洞を形成することは、テープの拡張により内部に改質領域を形成した半導体基板を切断・分離する場合に特に有効である。

[0091] 図14に示す断面写真は、図13と同様のレーザ加工を行ったシリコンウェハ2aを示している。図14に示すシリコンウェハ2aの模式図を図15に示す。シリコンウェハ2aには改質領域211及び212が形成されている。改質領域211は、熔融処理領域211a及び微小空洞211bを有している。改質領域212は、熔融処理領域212a及び微小空洞212bを有している。微小空洞212bは、一様に空洞が形成されている。一方、微小空洞211bには、空洞が形成されていない領域211cがある。微小空洞はレーザ入射面の表面状態(凹凸やレーザ光の透過率の差異)により、形成され難い部分が生じる。このような場合、図14のように熔融処理領域211aは切断予定ラインに沿って連続的に形成されているが、微小空洞212bはところどころに形成されている。このような場合でも、微小空洞があることにより切断し易くなっている。これは熔融処理領域211aがほぼ連続的に形成されていることにより、切断の起点となる領域は切断予定ラインほぼ全てに形成されている。そして、切断予定ライン全てに微小空洞212bが形成されていなくても、より切断し易くするための微小空洞212bがあることにより、切断時には熔融処理領域と微小空洞がある領域の亀裂の進展が熔融処理領域のみの領域に対しても切断し易く作用しているものと考えられる。要は、加工対象物(半導体基板)の内部に被処理部(熔融処理領域)が切断予定ラインに沿って形成される被処理領域(第1のゾーン)と、微小空洞が切断予定ラインに沿って形成される微小

空洞領域(第2のゾーン)が形成されることにより、これらを切断の起点として加工対象物(半導体基板)を容易に判断することが可能となる。そして、これらの領域は切断予定ライン全てに形成されなくても(切断予定ラインのところどころに存在するような場合でも)、微小空洞があることにより割断し易くなっている。尚、GaAsなどのように劈開性の良好な半導体基板の場合、切断予定ライン全てに改質領域を形成する必要は無く、切断予定ラインの一部分に改質領域を形成しても良い。また、割断精度を上げたい部分のみに改質領域を形成しても良い。

[0092] 本実施形態においては、シリコンウェハの表面にパターンが形成されている場合には、パターンが形成されている面の反対側の面からレーザー光を入射させることが好ましい。微小空洞側の割断面は溶融処理領域側の割断面に比べて割断面がきれいになる傾向になるので、パターン形成面側に微小空洞を形成すると良品率がより向上する。より具体的には、図18に示すように、表面に電子回路や半導体発光部等の光デバイスやMEMSのような微小電気機械システム等の機能素子(機能デバイス)181を形成したシリコンウェハ180において、機能素子181が形成されている側に微小空洞182を形成することにより、機能素子181側の割断精度をより向上させることができる。従って、良品率を向上させることが可能となり、生産効率を向上させることができる。また、内部に改質領域を形成した半導体基板を固定したテープを拡張することで半導体基板の割断・分離を行うには、容易に割断できる条件が必要であるが、微小空洞によりその条件が実現できる。溶融処理領域と共に微小空洞を形成することは、テープの拡張により内部に改質層を形成した半導体基板を割断・分離する場合に有効である。図18に示すシリコンウェハ180を割断・分離する場合には、図19に示すようにシリコンウェハ180をテープ183に固定する。その後、図20に示すようにテープ183を拡張してシリコンウェハ180を割断・分離する。尚、割断・分離工程として、半導体基板の内部に改質領域を形成した後にテープ(エキスパンドテープ、ダイシングフィルム)を貼り付けて拡張する場合も、半導体基板にテープを貼り付けてから半導体基板の内部に改質領域を形成してからテープを拡張する場合のどちらでも可能である。

[0093] レンズ口径に対してガウシアン分布を広げてレンズ入射ビームをトップハットのように

に使うことが好ましい(NAの大きな光線のエネルギーを高くすることが好ましい。)。NAは0.5ー1.0であることが好ましい。

- [0094] パルス幅は500nsec以下であることが好ましい。より好ましくは10nsecー500nsecである。より好ましくは10nsecー300nsecである。また、より好ましくは100nsecー200nsecである。
- [0095] 熔融処理領域と微小空洞がペアで、それぞれの深さが厚みに対して所定の関係にあると考えられる。特に、NAに応じて熔融処理領域と微小空洞とが所定の関係にあるとよい。
- [0096] 切断方向は、オリエンテーションフラット(オリフラ)に対して並行、垂直だと好ましい。結晶方向に沿って熔融処理領域を形成していくことが好ましい。
- [0097] 本実施形態においては、加工対象物としてシリコン製の半導体ウェハを用いているが、半導体ウェハの材料はこれに限られるものではない。例えば、シリコン以外のIV族元素半導体、SiCのようなIV族元素を含む化合物半導体、III-V族元素を含む化合物半導体、II-VI族元素を含む化合物半導体、更に種々のドーパント(不純物)をドーブした半導体を含む。
- [0098] 本実施形態の効果を説明する。これによれば、多光子吸収を起こさせる条件でかつ加工対象物1の内部に集光点Fを合わせて、パルスレーザ光Lを切断予定ライン5に照射している。そして、X軸ステージ109やY軸ステージ111を移動させることにより、集光点Fを切断予定ライン5に沿って所定のピッチPで移動させている。これにより、被処理部を切断予定ライン5に沿うように加工対象物1の内部に形成すると共に、微小空洞を形成している。これにより、加工対象物1の表面3に切断予定ライン5から外れた不必要な割れを発生させることなく加工対象物1を切断することができる。
- [0099] また、加工対象物1に多光子吸収を起こさせる条件でかつ加工対象物1の内部に集光点Fを合わせて、パルスレーザ光Lを切断予定ライン5に照射している。よって、パルスレーザ光Lは加工対象物1を透過し、加工対象物1の表面3ではパルスレーザ光Lがほとんど吸収されないので、改質領域形成が原因で表面3が熔融等のダメージを受けることはない。
- [0100] 以上説明したように、加工対象物1の表面3に切断予定ライン5から外れた不必要

な割れや溶融が生じることなく、加工対象物1を切断することができる。よって、加工対象物1が例えば半導体ウェハの場合、半導体チップに切断予定ラインから外れた不必要な割れや溶融が生じることなく、半導体チップを半導体ウェハから切り出すことができる。表面に電極パターンが形成されている加工対象物や、圧電素子ウェハや液晶等の表示装置が形成されたガラス基板のように表面に電子デバイスが形成されている加工対象物についても同様である。よって、加工対象物を切断することにより作製される製品(例えば半導体チップ、圧電デバイスチップ、液晶等の表示装置)の歩留まりを向上させることができる。

[0101] また、加工対象物1の表面3の切断予定ライン5は溶融しないので、切断予定ライン5の幅(この幅は、例えば半導体ウェハの場合、半導体チップとなる領域同士の間隔である。)を小さくできる。これにより、一枚の加工対象物1から作製される製品の数が増え、製品の生産性を向上させることができる。

[0102] また、加工対象物1の切断加工にレーザ光を用いるので、ダイヤモンドカッタを用いたダイシングよりも複雑な加工が可能となる。

[0103] 尚、加工対象物1にレーザ光Lを透過させ加工対象物1の内部に多光子吸収を発生させて被処理部7を形成した場合に、それぞれの被処理部7に対応した微小空洞8が形成される原理については必ずしも明らかではない。このように被処理部7及び微小空洞8が対になった状態で形成される原理に関して本発明者らが想定する一つの仮説を説明する。

[0104] 図16はその仮説を説明するための図である。加工対象物1の内部の集光点Fに焦点を合わせてレーザ光Lを照射すると、集光点Fの近傍に被処理部7が形成される。従来は、このレーザ光Lはレーザ光源から照射されるレーザ光の中心部分の光(図16中、L4及びL5に相当する部分の光)を使用することとしていた。これは、レーザ光のガウシアン分布の中心部分を使用するためである。

[0105] 本発明者らはレーザ光が加工対象物の表面に与える影響をおさえるためにレーザ光を広げることとした。その一手法として、レーザ光源から照射されるレーザ光を所定の光学系でエキスパンドしてガウシアン分布の裾野を広げて、レーザ光の周辺部分の光(図16中、L1〜L3及びL6〜L8に相当する部分の光)のレーザ強度を相対的

に上昇させることとした。

- [0106] このようにエキスパンドしたレーザ光を加工対象物1に透過させると、既に説明したように集光点Fの近傍では被処理部7が形成され、その被処理部7に対応した部分に微小空洞8が形成される。つまり、被処理部7と微小空洞8とはレーザ光の光軸(図16中の一点鎖線)に沿った位置に形成される。微小空洞8が形成される位置は、レーザ光の周辺部分の光(図16中、L1ーL3及びL6ーL8に相当する部分の光)が理論上集光される部分に相当する。
- [0107] このようにレーザ光の中心部分の光(図16中、L4及びL5に相当する部分の光)と、レーザ光の周辺部分の光(図16中、L1ーL3及びL6ーL8に相当する部分の光)とがそれぞれ集光される部分が加工対象物1の厚み方向において異なるのは、レーザ光を集光するレンズの球面収差によるものと考えられる。本発明者らが想定する一つの仮説は、この集光位置の差が何らかの影響を及ぼしているのではないかということである。
- [0108] 本発明者らが想定する別の仮説は次のようなものである。レーザ光の周辺部分の光(図16中、L1ーL3及びL6ーL8に相当する部分の光)が集光される部分は理論上のレーザ集光点であるから、この部分の光強度が高いことが想定される。従って、その部分においては微細構造変化が起こっているためにその周囲が実質的に結晶構造が変化していない微小空洞8が形成される。一方、被処理部7が形成されている部分は熱的な影響が大きく単純に溶解して再固化している。
- [0109] この仮説を説明する図を図17に示す。ガウシアン分布81のレーザ光を出射すると、光学系82を通過して加工対象物83に照射される。図17に示すように、レーザ光の周辺部分の光(図17中破線で示す)は、微小空洞832が形成される部分の近傍に集光される。一方、ガウシアン分布81においてレーザ強度の比較的強い部分のレーザ光は、被処理部831が形成される部分の近傍に集光される。

請求の範囲

- [1] 加工対象物の内部に集光点を合わせてレーザ光を照射し、前記加工対象物の切断予定ラインに沿って前記加工対象物の内部に多光子吸収による被処理部を形成すると共に、前記加工対象物の内部であって前記被処理部に対応する所定の位置に微小空洞を形成する工程を備える、レーザ加工方法。
- [2] 前記切断予定ラインを設定する工程を備える、請求項1に記載のレーザ加工方法。
- [3] 加工対象物の切断予定ラインを設定する工程と、
前記加工対象物の内部に集光点を合わせてレーザ光を照射し、前記切断予定ラインに沿って前記加工対象物の内部に多光子吸収による被処理部を形成すると共に、前記加工対象物の内部であって前記被処理部に対応する所定の位置に微小空洞を形成する工程と、を備えるレーザ加工方法。
- [4] 前記加工対象物は半導体基板であって、前記被処理部は溶融処理領域である、請求項1〜3のいずれか1項に記載のレーザ加工方法。
- [5] 前記加工対象物は半導体基板であって、前記レーザ光はパルスレーザ光であり、そのパルス幅は500nsec以下である、請求項1〜3のいずれか1項に記載のレーザ加工方法。
- [6] 前記加工対象物は半導体基板であって、前記レーザ光はパルスレーザ光であり、そのパルスピッチは1.00〜7.00 μm である、請求項1〜3のいずれか1項に記載のレーザ加工方法。
- [7] 前記微小空洞は前記切断予定ラインに沿って複数形成され、それぞれの微小空洞は相互に離隔している、請求項1〜6のいずれか1項に記載のレーザ加工方法。
- [8] 前記微小空洞は前記切断予定ラインに沿って複数形成され、それぞれの微小空洞は相互に離隔している、請求項1〜7のいずれか1項に記載のレーザ加工方法。
- [9] 前記加工対象物の主面には機能素子が形成されており、前記微小空洞は前記主面と前記被処理部との間に形成される、請求項1〜8のいずれか1項に記載のレーザ加工方法。
- [10] 前記微小空洞は前記被処理部を挟んで、前記レーザ光の入射側とは反対側に形成される、請求項1〜9のいずれか1項に記載のレーザ加工方法。

- [11] 前記微小空洞を形成した加工対象物を切断する工程を備える、請求項1～10のいずれか1項に記載のレーザ加工方法。
- [12] 半導体基板の切断予定ラインを設定する工程と、
前記半導体基板の内部に集光点を合わせてレーザ光を照射し、前記切断予定ラインに沿って前記半導体基板の内部に熔融処理領域を形成すると共に、前記半導体基板の内部であって前記熔融処理領域に対応する所定の位置に微小空洞を形成する工程と、を備えるレーザ加工方法。
- [13] 半導体基板の切断予定ラインを設定する工程と、
前記半導体基板の内部に集光点を合わせてパルスレーザ光を照射し、前記切断予定ラインに沿って前記半導体基板の内部に熔融処理領域を形成すると共に、前記半導体基板の内部であって前記熔融処理領域に対応する所定の位置に微小空洞を形成する工程と、を備え、
前記パルスレーザ光のパルス幅は500nsec以下である、レーザ加工方法。
- [14] 半導体基板の切断予定ラインを設定する工程と、
前記半導体基板の内部に集光点を合わせてパルスレーザ光を照射し、前記切断予定ラインに沿って前記半導体基板の内部に熔融処理領域を形成すると共に、前記半導体基板の内部であって前記熔融処理領域に対応する所定の位置に微小空洞を形成する工程と、を備え、
前記パルスレーザ光のパルスピッチは1.00～7.00 μ mである、レーザ加工方法。
- [15] 前記微小空洞は前記切断予定ラインに沿って複数形成され、それぞれの微小空洞は相互に離隔している、請求項12～14のいずれか1項に記載のレーザ加工方法。
- [16] 前記半導体基板の主面には機能素子が形成されており、前記微小空洞は前記主面と前記熔融処理領域との間に形成される、請求項12～15のいずれか1項に記載のレーザ加工方法。
- [17] 前記微小空洞は前記熔融処理領域を挟んで、前記レーザ光の入射側とは反対側に形成される、請求項12～16のいずれか1項に記載のレーザ加工方法。
- [18] 前記微小空洞を形成した半導体基板を切断する工程を備える、請求項12～17のい

ずれか1項に記載のレーザ加工方法。

- [19] レーザ光源と、加工対象物を戴置する戴置台と、前記レーザ光源と前記戴置台との相対的な位置関係を制御する制御手段と、を備えるレーザ加工装置であって、

前記制御手段は、前記加工対象物の内部に集光点が合うように前記レーザ光源と前記戴置台との間隔を制御すると共に、前記レーザ光源からレーザ光が出射されると、前記レーザ光源及び前記戴置台を前記加工対象物の切断予定ラインに沿って相対的に移動させて、

前記切断予定ラインに沿って前記加工対象物の内部に多光子吸収による被処理部を形成すると共に、前記加工対象物の内部であって前記被処理部に対応する所定の位置に微小空洞を形成するレーザ加工装置。

- [20] レーザ光源と、半導体基板を戴置する戴置台と、前記レーザ光源と前記戴置台との相対的な位置関係を制御する制御手段と、を備えるレーザ加工装置であって、

前記制御手段は、前記半導体基板の内部に集光点が合うように前記レーザ光源と前記戴置台との間隔を制御すると共に、前記レーザ光源からレーザ光が出射されると、前記レーザ光源及び前記戴置台を前記半導体基板の切断予定ラインに沿って相対的に移動させて、

前記切断予定ラインに沿って前記半導体基板の内部に熔融処理領域を形成すると共に、前記半導体基板の内部であって前記熔融処理領域に対応する所定の位置に微小空洞を形成するレーザ加工装置。

- [21] レーザ光源と、半導体基板を戴置する戴置台と、前記レーザ光源と前記戴置台との相対的な位置関係を制御する制御手段と、を備えるレーザ加工装置であって、

前記制御手段は、前記半導体基板の内部に集光点が合うように前記レーザ光源と前記戴置台との間隔を制御すると共に、前記レーザ光源からパルスレーザ光が出射されると、前記レーザ光源及び前記戴置台を前記半導体基板の切断予定ラインに沿って相対的に移動させて、

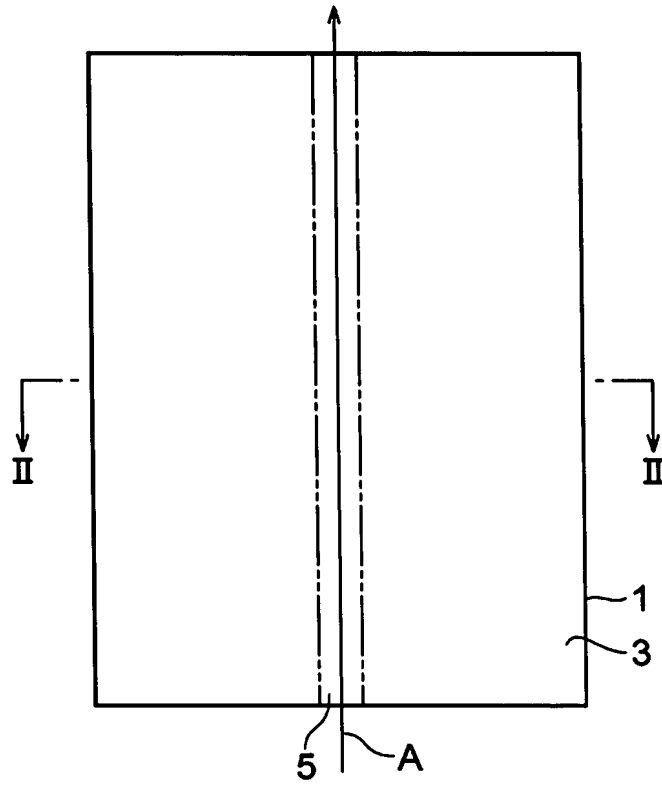
前記切断予定ラインに沿って前記半導体基板の内部に熔融処理領域を形成すると共に、前記半導体基板の内部であって前記熔融処理領域に対応する所定の位置に微小空洞を形成する際に、前記パルスレーザのパルス幅が500nsec以下であるレ

ーザ加工装置。

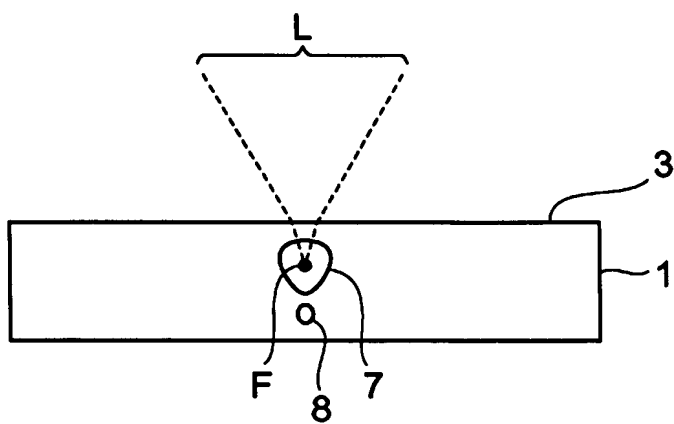
- [22] レーザ光源と、半導体基板を載置する載置台と、前記レーザ光源と前記載置台との相対的な位置関係を制御する制御手段と、を備えるレーザ加工装置であって、
前記制御手段は、前記半導体基板の内部に集光点が合うように前記レーザ光源と前記載置台との間隔を制御すると共に、前記レーザ光源からパルスレーザ光が出射されると、前記レーザ光源及び前記載置台を前記半導体基板の切断予定ラインに沿って相対的に移動させて、
前記切断予定ラインに沿って前記半導体基板の内部に熔融処理領域を形成すると共に、前記半導体基板の内部であって前記熔融処理領域に対応する所定の位置に微小空洞を形成する際に、前記パルスレーザのパルスピッチが $1.00\text{--}7.00\text{ }\mu\text{m}$ であるレーザ加工装置。
- [23] 前記微小空洞を前記切断予定ラインに沿って複数形成し、それぞれの微小空洞が相互に離隔するように形成する、請求項19～22のいずれか1項に記載のレーザ加工装置。
- [24] 加工対象物をレーザ加工によって切断して生産される加工生産物であって、
前記切断によって形成された主面に沿った部分に多光子吸収によって改質されている被処理部と、
前記切断によって形成された主面であって前記被処理部に対応する所定の位置に開口部を有する微小空洞と、が形成されている加工生産物。
- [25] 前記加工対象物は半導体基板であって、前記被処理部は熔融処理領域である、請求項24に記載の加工生産物。
- [26] 前記微小空洞は前記切断予定ラインに沿って複数形成され、それぞれの微小空洞は相互に離隔している、請求項24又は25に記載の加工生産物。
- [27] 前記微小空洞相互の間隔が $1.00\text{--}7.00\text{ }\mu\text{m}$ となるように形成されている、請求項26に記載の加工生産物。
- [28] 前記被処理部は前記切断予定ラインに沿った第1のゾーンに形成され、前記複数の微小空洞は前記第1のゾーンと所定の間隔を空けた第2のゾーンに形成されている、請求項24～27のいずれか1項に記載の加工生産物。

- [29] 加工対象物の内部に集光点を合わせてレーザ光を照射し、被処理部が前記加工対象物の切断予定ラインに沿った前記加工対象物の内部に形成されている被処理領域と、微小空洞が前記切断予定ラインに沿った前記加工対象物の内部に形成されている微小空洞領域と、を少なくとも前記切断予定ラインの一部に対応する位置に形成する工程を備える、レーザ加工方法。
- [30] 前記加工対象物は半導体基板であって、前記被処理部は溶融処理領域である、請求項29に記載のレーザ加工方法。
- [31] 加工対象物をレーザ加工によって切断して生産される加工生産物であって、
前記切断によって形成された主面には被処理部が形成された被処理領域と、
前記切断によって形成された主面に開口部を有する微小空洞が形成された微小空洞領域と、が形成されている加工生産物。
- [32] 前記加工対象物は半導体基板であって、前記被処理部は溶融処理領域である、請求項31に記載の加工生産物。

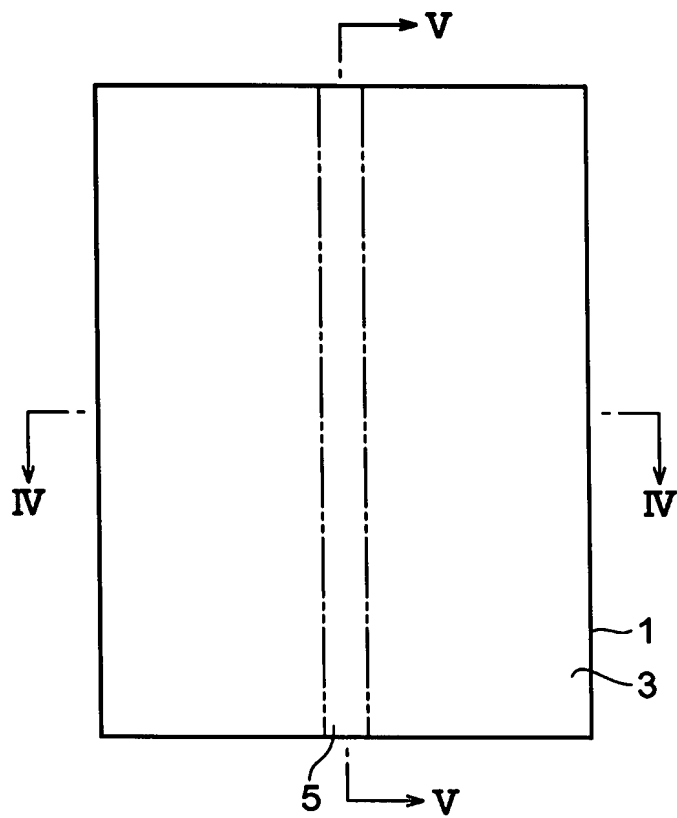
[図1]



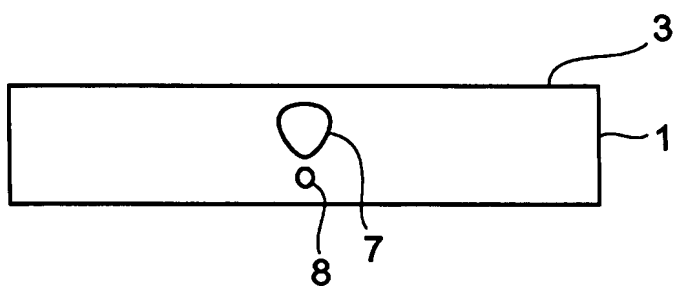
[図2]



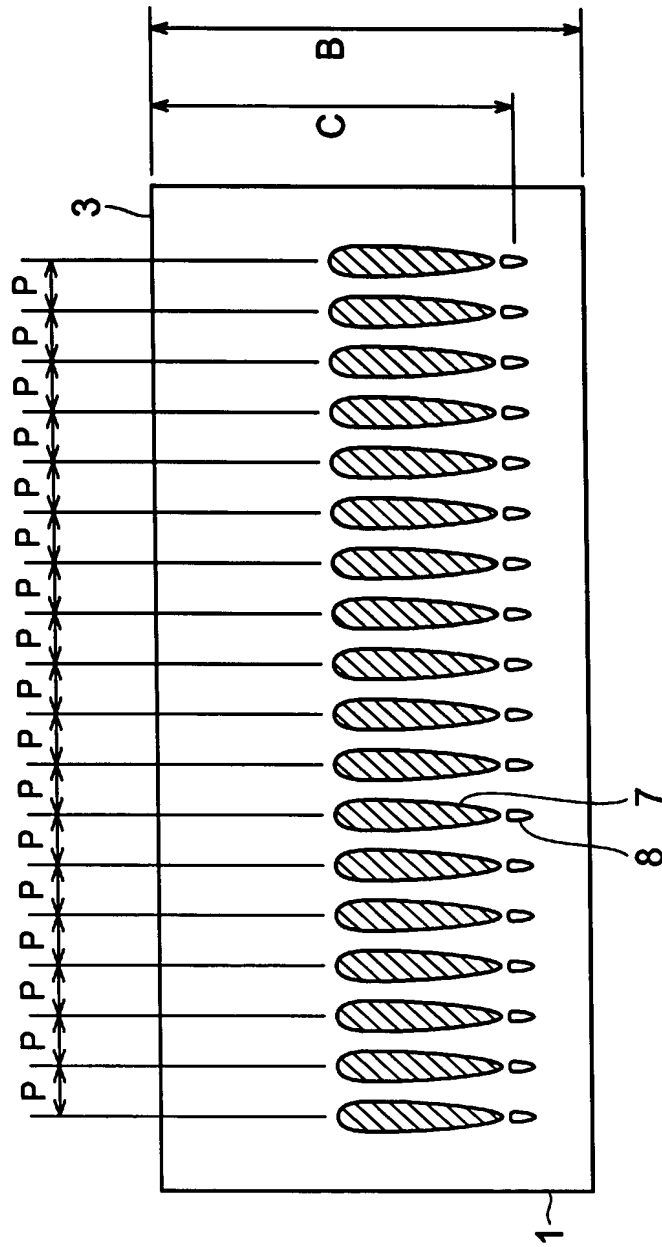
[図3]



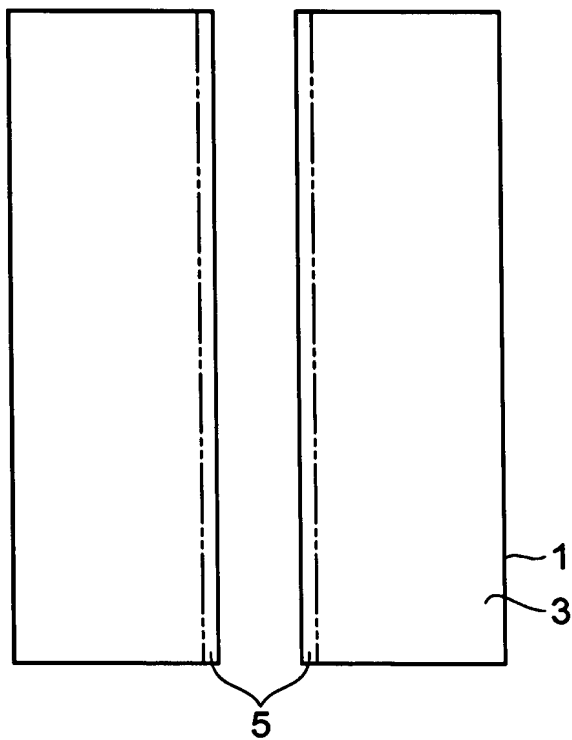
[図4]



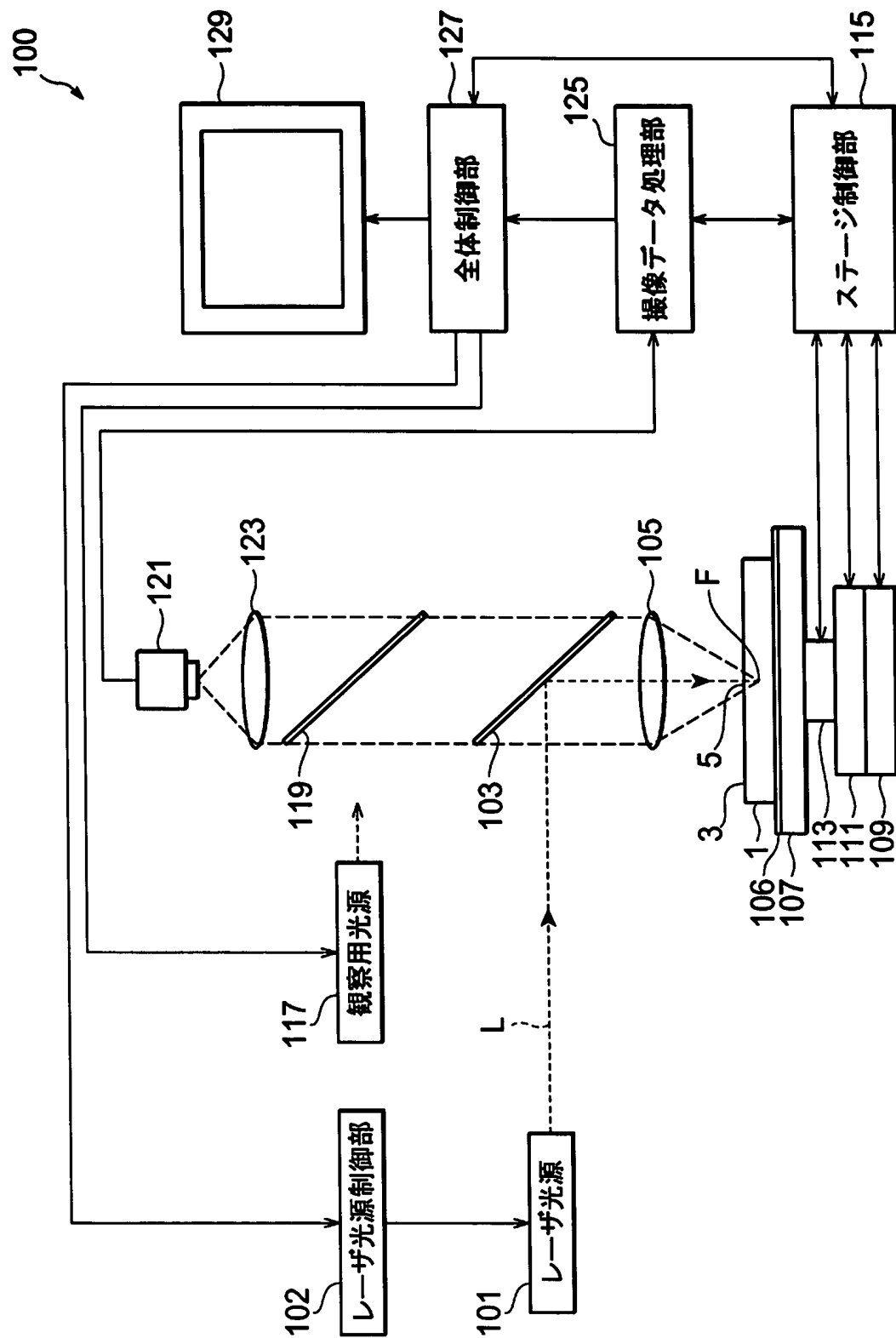
[図5]



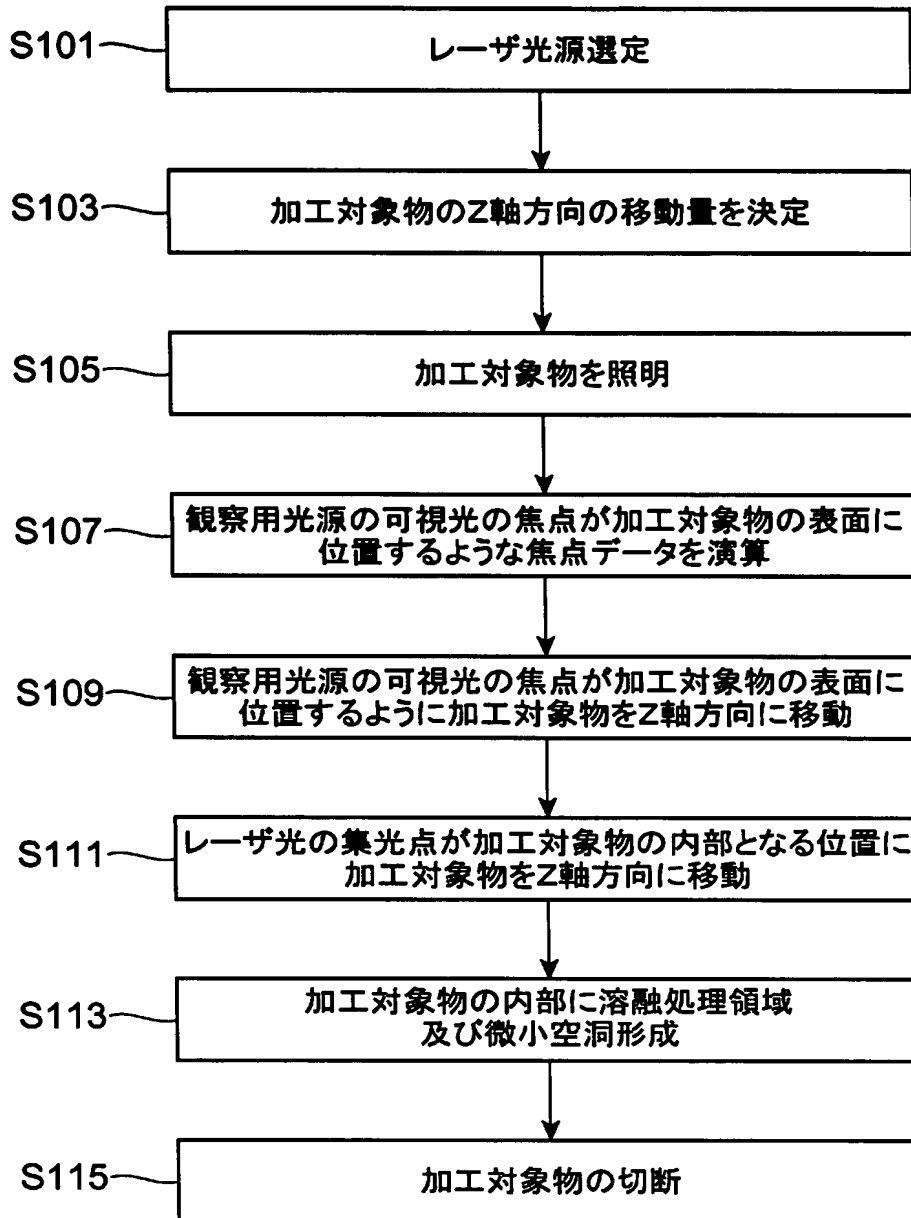
[図6]



[図7]



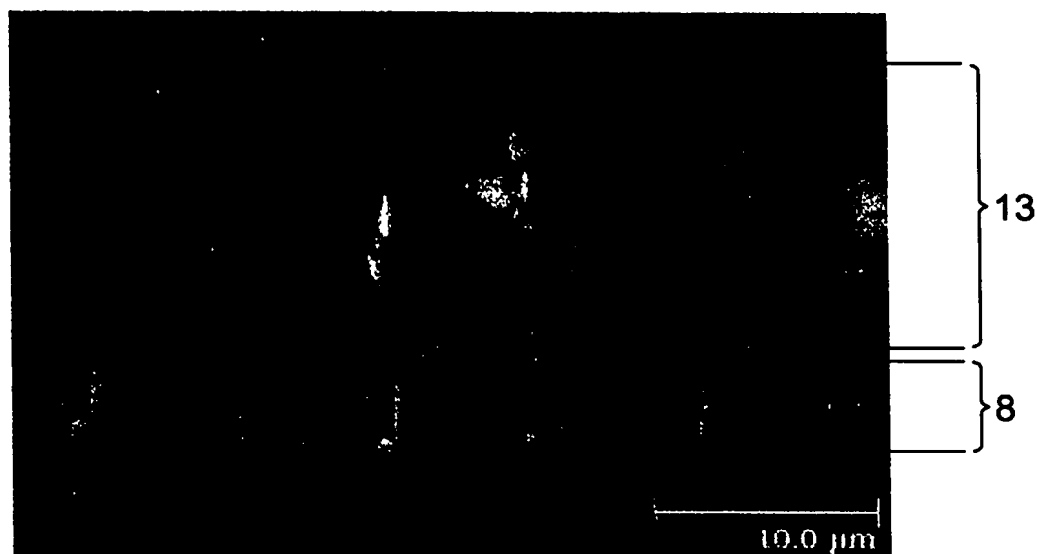
[図8]



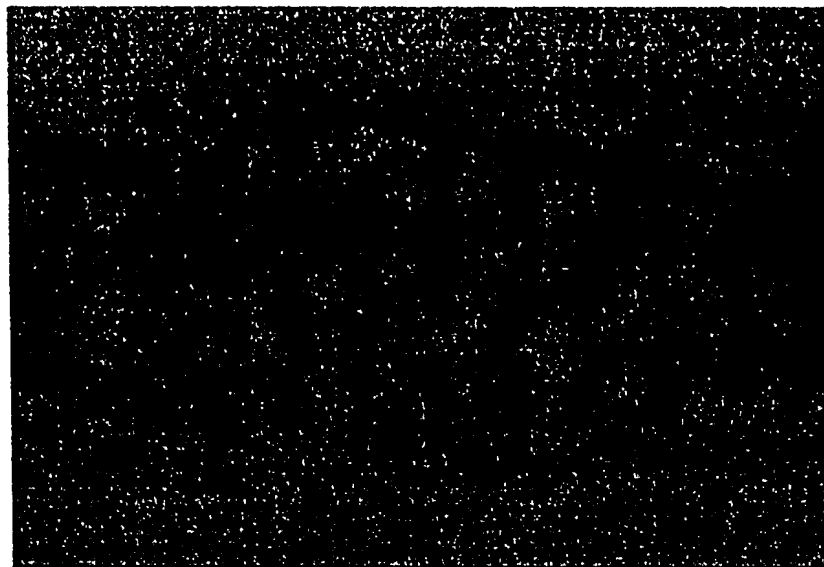
[図9]



[図10]



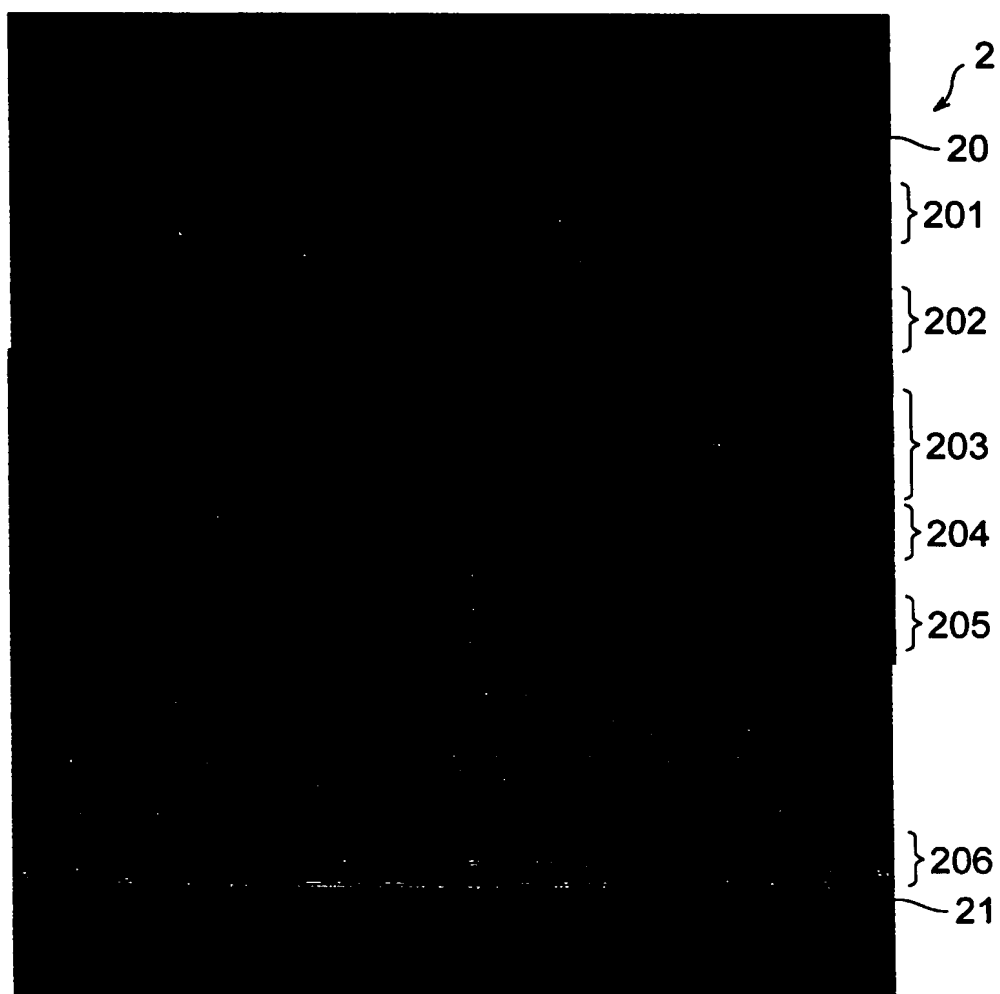
[図11]



[図12]

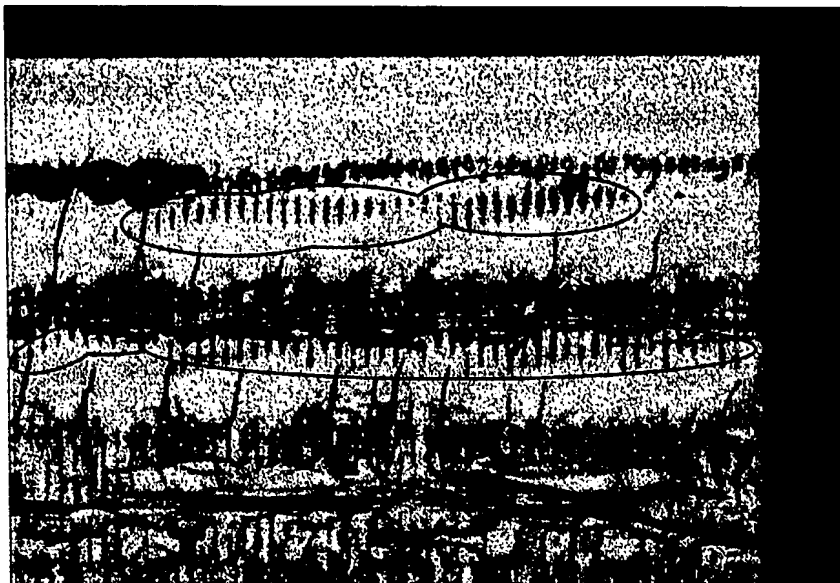
パルスピッチ (μm)	1.00	2.00	3.00	4.00	5.00	6.00	7.00
加工速度 (mm/sec)	75	150	225	300	250	300	280
周波数 (kHz)	75	75	75	75	50	50	40
パルス幅 (nsec)	170	170	170	170	161	161	152
加工深さ (μm)	45	HC 山、 Δ	HC 山、 Δ	HC 山、O	HC 山、O	HC 山、O	HC 山、O
	50	HC 山、 Δ	HC 山、 Δ	HC 山、O	HC 山、O	HC 山、O	HC 山、O
	51	HC 山、 Δ	HC 山、O	HC 山、O	HC 山、O	HC 山、O	HC 山、O
	56	HC 山、 Δ	HC 山、O	HC 山、O	HC 山、O	HC 山、O	HC 山、O
	60	HC 山、O	HC 山、O	HC 山、O	HC 山、O	HC 山、O	ST Δ
	68	ST Δ	HC 山、O	HC 山、O	HC 山、O	ST Δ	ST Δ
	69	ST Δ	HC 山、O	ST O	HC 山、O	ST O	ST Δ
	79	ST Δ	ST O	HC 山、O	ST O	ST O	ST Δ
	81	ST O	ST O	ST 谷、O	ST O	ST O	ST Δ
	82	ST O	ST 谷、O	ST 谷、O	ST O	ST O	ST Δ
加工深さ (μm)	88	ST O	ST 谷、O	ST O	ST O	ST O	ST O
	90	ST O	ST 谷、O	ST O	ST O	ST O	ST Δ

[図13]

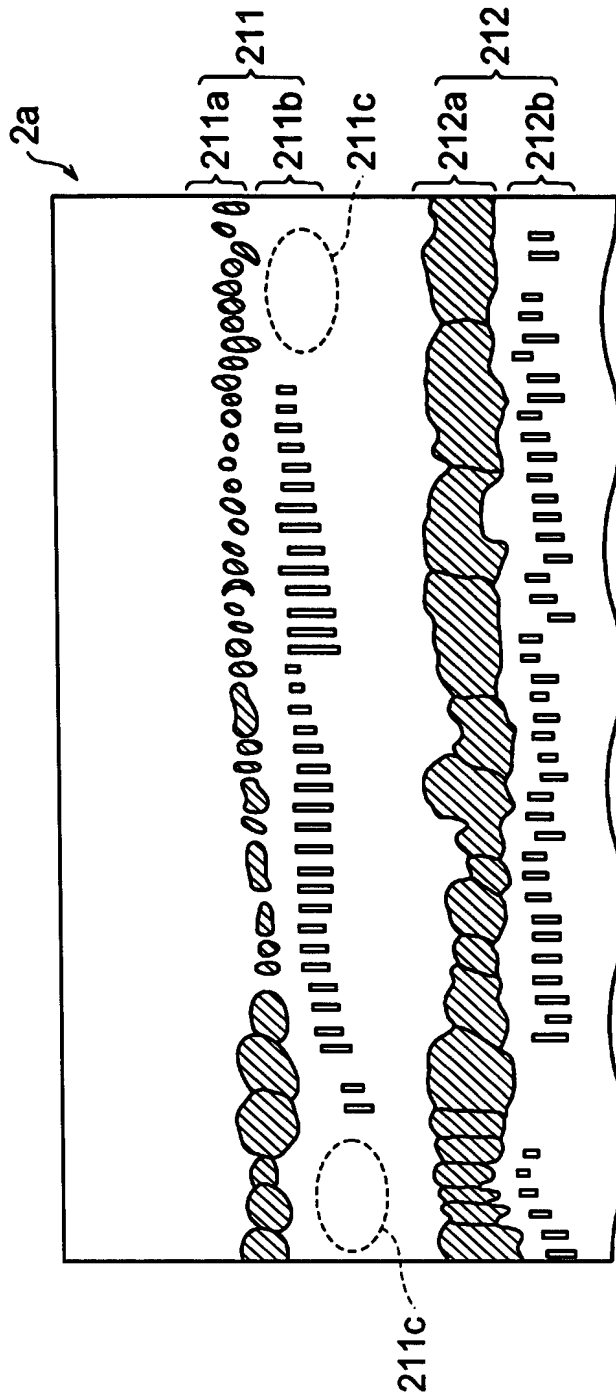


[図14]

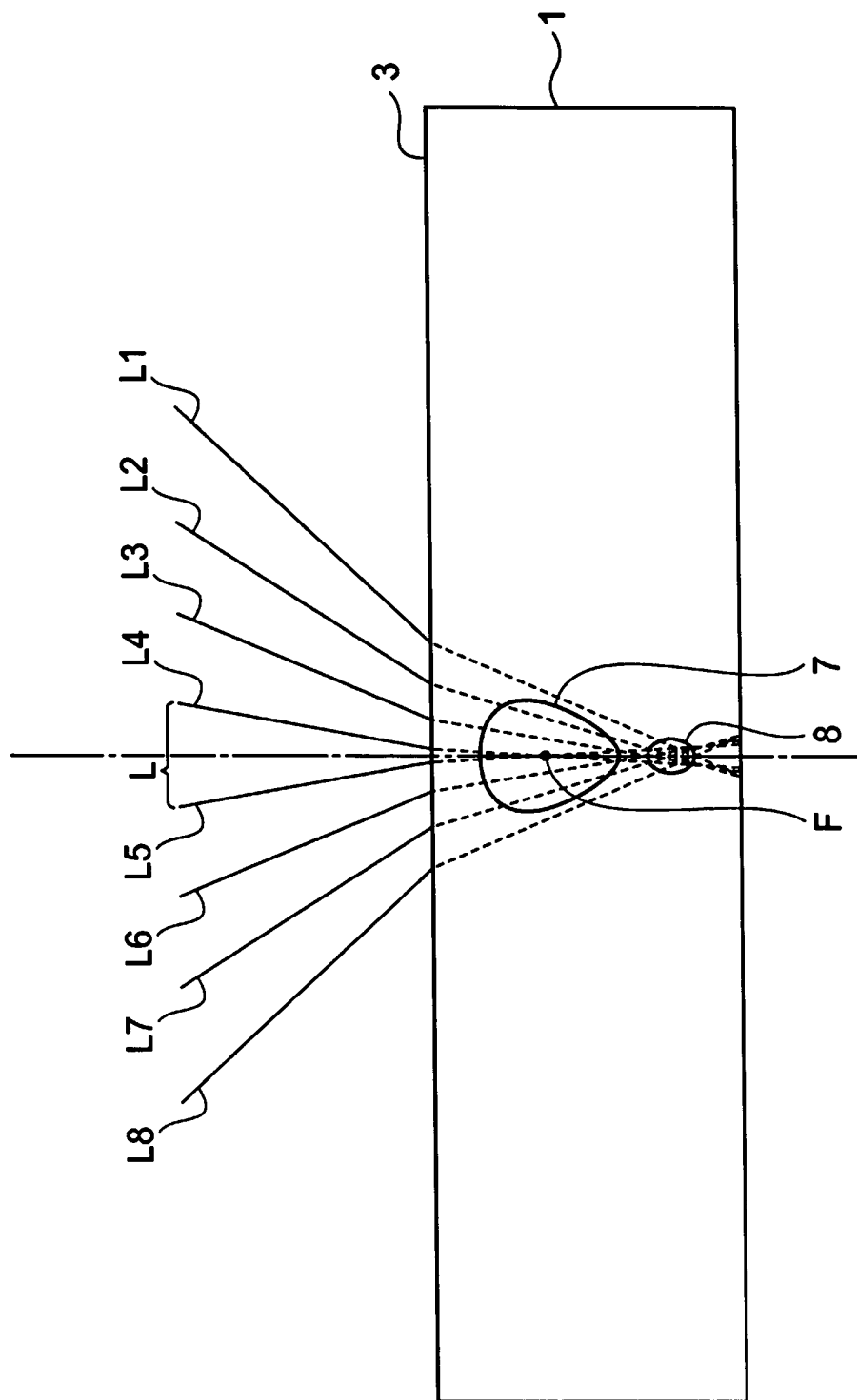
2a



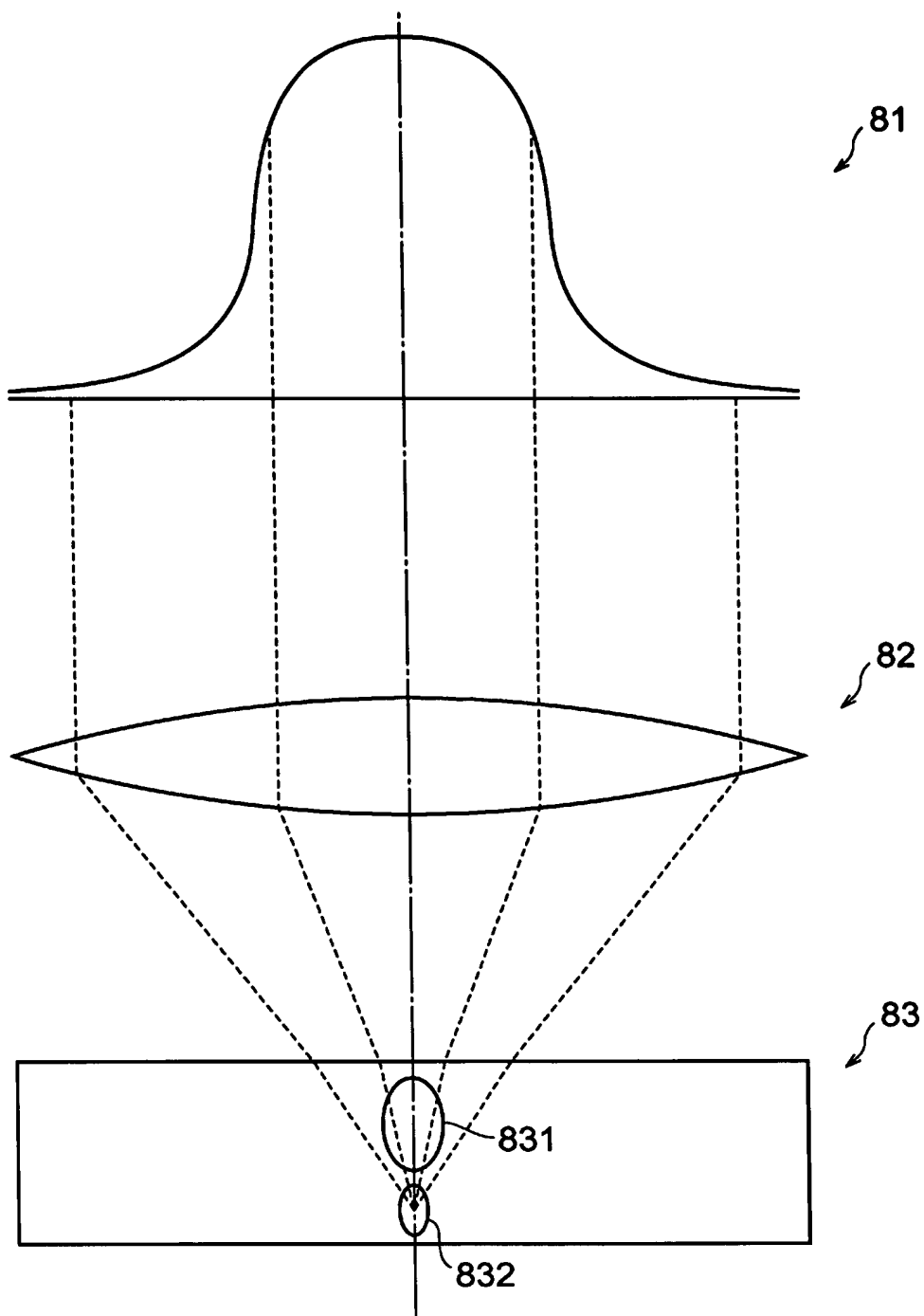
[図15]



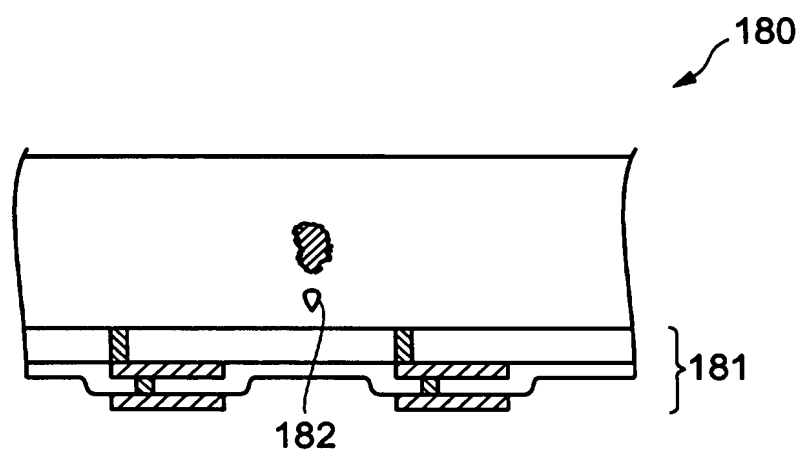
[図16]



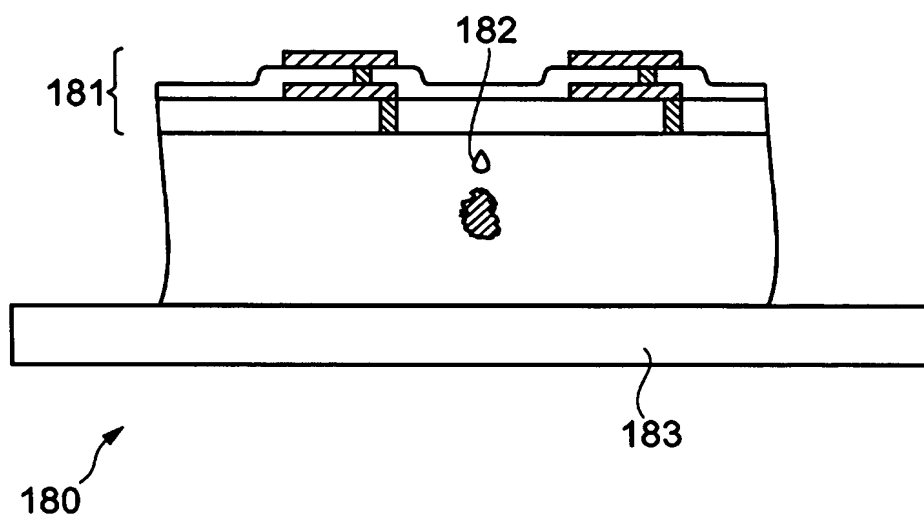
[図17]



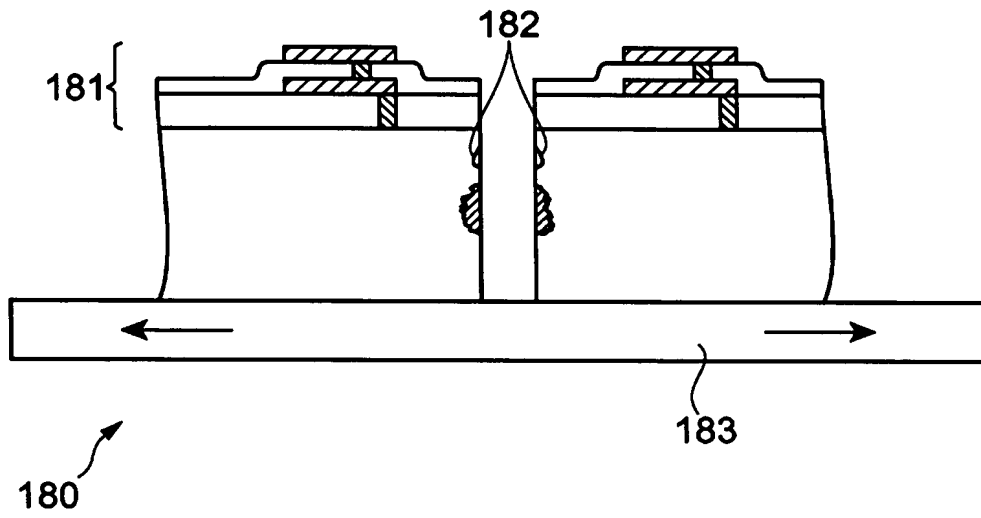
[図18]



[図19]



[図20]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/010224

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl⁷ B23K26/36, B28D5/00, H01L21/301

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl⁷ B23K26/36

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho 1922-1996 Jitsuyo Shinan Toroku Koho 1996-2004

Kokai Jitsuyo Shinan Koho 1971-2004 Toroku Jitsuyo Shinan Koho 1994-2004

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP 2003-154517 A (Seiko Epson Corp.), 27 May, 2003 (27.05.03), Claims 3, 5 to 7, 20; Detailed Explanation of the Invention; Par. Nos. [0016], [0050]; Figs. 11 to 12 (Family: none)	1-32
Y	WO 02/22301 A1 (Hamamatsu Photonics Kabushiki Kaisha), 21 March, 2002 (21.03.02), Full text; all drawings & EP 1338371 A1	1-32
A	Kazunao ARAI, 'Handotai Wafer ni Okeru Laser Dicing Kako', Journal of the Japan Society of Grinding Engineers, Vol.47, No.5, 2003 MAY. 229 -231	1-32

☐ Further documents are listed in the continuation of Box C.

☐ See patent family annex.

* Special categories of cited documents:
 "A" document defining the general state of the art which is not considered to be of particular relevance
 "E" earlier application or patent but published on or after the international filing date
 "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
 "O" document referring to an oral disclosure, use, exhibition or other means
 "P" document published prior to the international filing date but later than the priority date claimed

"I" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
 "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
 "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
 "&" document member of the same patent family

Date of the actual completion of the international search
14 October, 2004 (14.10.04)

Date of mailing of the international search report
02 November, 2004 (02.11.04)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int. Cl¹ B23K26/36, B28D5/00, H01L21/301

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))

Int. Cl¹ B23K26/36

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1922-1996年
日本国公開実用新案公報	1971-2004年
日本国実用新案登録公報	1996-2004年
日本国登録実用新案公報	1994-2004年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y	JP 2003-154517 A(セイコーエプソン株式会社)2003. 05. 27, 請求項3, 5-7, 20, 発明の詳細な説明【0016】、【0050】第11-12図 (ファミリーなし)	1-32
Y	W002/22301 A1(浜松ホトニクス株式会社)2002. 03. 21, 全文, 全図 & EP 1338371 A1	1-32
A	荒井一尚, 「半導体ウェハにおけるレーザダイシング加工」, 砥粒加工 学会誌, Vol. 47, No. 5, 2003 MAY. 229-231	1-32

☐ C欄の続きにも文献が列挙されている。☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」 特に関連のある文献ではなく、一般的技術水準を示すもの
「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの
「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)
「O」 口頭による開示、使用、展示等に言及する文献
「P」 国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献
「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの
「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの
「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの
「&」 同一パテントファミリー文献

国際調査を完了した日

14. 10. 2004

国際調査報告の発送日

02.11.2004

国際調査機関の名称及びあて先

日本国特許庁 (ISA/JP)

郵便番号100-8915

東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

加藤 昌人

3 P

9257

電話番号 03-3581-1101 内線 3362

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

☐ **BLACK BORDERS**

☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**

☐ **FADED TEXT OR DRAWING**

☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**

☐ **SKEWED/SLANTED IMAGES**

☒ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**

☐ **GRAY SCALE DOCUMENTS**

☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**

☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**

☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.